

Serafín Alfonso Pérez López



Categoría: Profesor Titular de Universidade

Departamento: Tecnoloxía Electrónica (t11)

Materias:

- [Electrónica Dixital \(GETT en extinción\)](#)

Titorías:

1C: Lunes de 13:00 a 14:00 y de 15:00 a 17:00, martes de 9:00 a 11:00 y de 13:00 a 14:00

2C: Sin docencia.

Junio - Julio 2020: Martes de 9:00 a 13:00 y miércoles de 9:00 a 11:00

Despacho: 235 (EEI)

Centro: Escola de Enxeñaría de Telecomunicación

Dirección: Campus Universitario Lagoas-Marcosende, 36310 VIGO (Pontevedra)

Email: sperez@uvigo.es

Tlf: 986812098

CV breve: "FORMACIÓN ACADÉMICA Ingeniero Telecomunicación-ETSI Telecomunicación (UPC),1984 Doctor Ingeniero Telecomunicación-Universidad de Vigo,1991 CARGOS Profesor Titular Universidad-Universidad de Vigo. Dpto Tecnología Electrónica (desde 1992) 1984/85 Empresa Tegasa (La Coruña): Ingeniero de organización de la producción y desarrollo de equipos electrónicos 1985/86 Instituto ""A Xunqueira"" (Pontevedra): Profesor de Equipos de Informática 1986/89 Universidad Santiago: Profesor Asociado de Tecnología Electrónica 1990/91 Universidad Vigo: Profesor Asociado de Tecnología Electrónica 1991/92 Universidad Vigo: Profesor Titular Interino de Tecnología Electrónica INTERESES / LÍNEAS INVESTIGACIÓN Diseño y realización de sistemas electrónicos de aplicación general basados en: - Microprocesadores - Microcontroladores - Automatas - DSPs - CIs configurables (PLDs/CPLDs/FPGAs) - Diseño de ASICs PUBLICACIONES E.Mandado, J.Marcos y S.A.Pérez ""Controladores lógicos y autómatas programables"" (1ª ed). Marcombo,1990 E.Mandado, J.Marcos y S.A.Pérez ""Controladores lógicos y autómatas programables"" (2ª ed). Marcombo,1992 E.Mandado, J.Marcos and S.A.Pérez ""Programmable Logic Devices and Logic Controllers"".Prentice-Hall,1996 S.A.Pérez, S.Fernández y E.Soto ""Diseño de sistemas digitales con VHDL"".Thomson Paraninfo,2002 E.Mandado, J.Marcos, C.Fernández, J.Armesto y S.A.Pérez ""Autómatas Programables. Entorno y Aplicación"".Thomson Paraninfo, 2005

