

## José Fariña Rodríguez



**Categoría:** Profesor Titular de Universidade

**Departamento:** Tecnoloxía Electrónica (t11)

**Materias:**

- Diseño y Fabricación de Circuitos Integrados (MET)

**Titorías:**

**1C:** Lunes y miércoles de 9:00 a 12:00

**2C:** Martes de 9:00 a 13:00 y miércoles 9:00 a 11:00

**Despacho:** 128 EEI

**Centro:** Escola de Enxeñaría Industrial

**Dirección:** Campus Universitario Lagoas-Marcosende, 36310 VIGO (Pontevedra)

**Email:** [jfariña@uvigo.es](mailto:jfariña@uvigo.es)

**Tlf:** 986812168

**CV breve:** Ingeniero Industrial por la Universidad de Santiago de Compostela en 1984 y Doctor Ingeniero Industrial por la Universidad de Vigo en 1989. En la actualidad es Profesor Titular de Universidad en el Departamento de Tecnología Electrónica de la Universidad de Vigo. Sus áreas de interés incluyen dos líneas de trabajo relacionadas con el diseño de sensores inteligentes para medida indirecta de variables en procesos industriales y la implementación en dispositivos reconfigurables de algoritmos complejos para el control de procesos industriales en tiempo real